

71012018A - INGENIERÍA DE COMPUTADORES III - (2º) Segundo - Segundo Cuatrimestre

DATOS DEL TUTOR	
Asignatura	INGENIERÍA DE COMPUTADORES III
Departamento	INFORMATICA Y AUTOMATICA
Estudios	GRADO EN INGENIERÍA INFORMÁTICA
Código	71012018A
Curso y periodicidad	(2º) Segundo / Segundo Cuatrimestre
Tutor/a	REYES ÁVILA, SEBASTIÁN
e-mail Uned	sreyes@alcazar.uned.es

SOBRE LA ASIGNATURA

1.- ¿EN QUÉ CONSISTE LA ASIGNATURA?

El alumno aprenderá a diseñar circuitos combinacionales, tales como multiplexores, buffers, codificadores y decodificadores, detectores de paridad, comparadores, sumadores y restadores, y unidades aritmético lógicas, así como diferentes tipos de registros, buses, memorias RAM y ROM, y máquinas de estado finito de Moore y Mealy. Con ello, el alumno aprenderá los fundamentos del diseño de los componentes básicos del computador. Además, el alumno aprenderá a diseñar circuitos que implementan sistemas de control, tales como los empleados en sistemas de alarma, máquinas expendedoras, electrodomésticos, semáforos que regulan el tráfico, etc.

- Enlace a la Asignatura.
- Enlace al equipo docente,
- Enlace al horario de atención al alumno.

HORARIO DE TUTORÍAS EN EL CENTRO Y HORA DE GUARDIA.

Tutoría: Jueves 18:45h-19:35h

Guardia: Jueves 16:00h-16:50h

2.- ¿ES NECESARIO UTILIZAR EL LIBRO? ¿PUEDO ESTUDIAR CON APUNTES DE INTERNET?

Es imprescindible el estudio de la asignatura mediante la Unidad Didáctica.
No se recomienda el uso de apuntes de Internet.

- Enlace a la bibliografía básica.
- Enlace a la bibliografía complementaria.

3.- ¿HAY QUE IR A CLASE? ¿CÓMO Y CUANDO SON LAS TUTORIAS?

Se recomienda la asistencia a clase los Jueves de 18:45h-19:35h

4.- ¿ES IMPORTANTE/ÚTIL LO QUE PONEN EN ALF?

Se recomienda su consulta periódica.

5.- SISTEMA DE EVALUACIÓN.

- Enlace al sistema de evaluación.

CONSEJOS DEL TUTOR SOBRE LAS PEC's, LOS EXÁMENES Y LA RELACIÓN ENTRE ELLOS.

En esta asignatura hay una práctica obligatoria para aprobar la asignatura. Dicha práctica es una buena preparación para el examen presencial.

- Enlace a la guía oficial de la asignatura.

6.- RECOMENDACIÓN DEL PROFESOR-TUTOR AL ALUMNO.

Para el estudio de la asignatura siga la UD y realice todos los ejercicios que propone en el entorno de prácticas.

7.- DESARROLLO TEMPORAL DE LOS CONTENIDOS/ACTIVIDADES.

18/2/2021 Acogida y Presentación de la asignatura
25/2/2021 T1. Fundamentos de diseño de HW
04/3/2021 T2. Conceptos básicos de VHDL
11/3/2021 T2. Conceptos básicos de VHDL
18/3/2021 T3. Simulación del código VHDL
25/3/2021 T4. Diseño de lógica combinacional
08/4/2021 T4. Diseño de lógica combinacional
15/4/2021 T5. Registros y memorias
22/4/2021 T6. Diseño de lógica secuencial
29/4/2021 Evaluación del trabajo práctico
06/5/2021 Evaluación del trabajo práctico (si fuese necesario)
13/5/2021 T7. Metodología de transferencia entre registros
20/5/2021 Resumen general orientado en la prueba presencial